

# Alberto Del Bianco

(+39) 388-1113418

[albertodelbianco8@gmail.com](mailto:albertodelbianco8@gmail.com)

## Presentazione

Sono nato a Lucca il 29/07/1988. Attualmente residente in Via Nuova per Pisa 135/D, Lucca. Da sempre appassionato di elettronica e tecnologia. Gli studi e le esperienze lavorative effettuate mi hanno permesso di acquisire competenze specialistiche nel campo dell'Elettronica e multidisciplinari. Sono una figura tecnica molto flessibile.

## Esperienze lavorative

### **SENIOR ANALOG DESIGN AND LAYOUT ENGINEER/ MOVE-X S.R.L/ 05-2022 .-ad ora**

Ricopro il ruolo di progettista analogico e layout nell'ambito della microelettronica.

### **APPLICATION ENGINEER/ MICROTTEST S.R.L/ 01-2017 – 05-2022**

Ho ricoperto un ruolo molto flessibile all'interno dell'azienda.

Ero impiegato principalmente all'interno del team microelettronico: dalla realizzazione dello schema e alle simulazioni di alcuni blocchi, fino al layout del singolo blocco e dell'intero chip, garantendo vari requirement come la massima corrente, strutture di matching, resistenze parassite; sviluppo di strutture di protezione ESD e definizione di tutte le regole di sbroglio.

Mi sono occupando del design di schemi elettrici/elettronici e sviluppo di layout di PCB per le più svariate applicazioni. Durante la mia esperienza lavorativa ho acquisito esperienza nello sviluppo di schede con microprocessori o FPGA (power management, signal conditioning, regole di layout, interconnessioni analogiche e digitali), nonché di board di testing o di sistema per sistemi di collaudo automatico (Automatic test equipment). Impiegato inoltre nel debug, test e verifica di schede elettroniche, utilizzando i vari strumenti di laboratorio.

Studio della Signal Integrity e Power Integrity per board realizzate all'interno dell'azienda o per clienti esterni, per PCB molto complessi (protocolli di comunicazione high speed come USB, SATA, PCIe, Display Port).

### **PROFESSORE D'INFORMATICA 10-2016 – 12-2016**

Breve esperienza nel campo dell'insegnamento all'ITIS Fermi di Lucca.

### **DESIGNER ANALOGICO / AMS ITALY S.R.L. / 07-2015 - 06-2016**

Internship presso il design center di AMS(<http://www.ams.com>) a Navacchio(PI) come designer analogico in un progetto impiegato nel settore dell'automotive.



# Istruzione

## LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA / UNIVERSITA' DI PISA / 2013-2016

Voto:104/110

Titolo Tesi: "Misura di livello olio motore: modellizzazione del trasduttore ultrasonico, progettazione e realizzazione del convertitore analogico-digitale della catena di acquisizione".

Questa tesi si articola in due fasi. Una prima in cui ho modellizzato il trasduttore ultrasonico costituente il sensore; quest'ultimo realizza la misura del livello dell'olio motore. Il modello realizzato in ambiente Cadence, permette di descrivere il comportamento elettronico e funzionale del trasduttore. Il modello è stato impiegato nelle simulazioni di test per alcuni blocchi funzionali del trasmettitore e del ricevitore. Nella seconda fase ho progettato, sviluppato e testato un ADC Pipeline, 9bit, 1.8V, tecnologia H18, impiegato nella catena di acquisizione del sensore.

## LAUREA TRIENNALE IN INGEGNERIA ELETTRONICA / UNIVERSITA' DI PISA / 2008-2013

Voto:97/110

Titolo Tesi: "Stato dell'arte dei microcontrollori nel settore dell'Automotive"

Lo studio si è concentrato sulle principali soluzioni architetturali o hardware che permettono di garantire il funzionamento del microcontrollore anche in presenza di guasti o errori. Il trend attuale è orientato ad un'elettrificazione maggiore del veicolo, per cui garantire il funzionamento dei circuiti elettronici sta divenendo un aspetto fondamentale. L'analisi si è inoltre soffermata sullo stato dell'arte.

## DIPLOMA PERITO ELETTRONICO / ITIS E.FERMI LUCCA / 2002-2008

Voto: 81/100

### COMPETENZE:

Cadence Virtuoso / Altium / Advanced Design System/ Strumentazione da laboratorio

Microsoft Visual Studio

### ALTRE COMPETENZE (acquisite nel mio percorso di studio):

/ VERILOGA / C / C++ / MATLAB / PSpice / GLADE / LTSpice / ALDECACTIVE HDL / VHDL / UNIX

**Lingua madre:** Italiano. **Altra lingua:** Inglese.

